МИНИИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РФ

Федеральное государственное бюджетное образовательное учреждение высшего профессионального образования

**«Вятский государственный университет»**

**(ФГБОУ ВПО «ВятГУ»)**

Факультет автоматики и вычислительной техники

Кафедра электронных вычислительных машин

Отчет по лабораторной работе №2

по дисциплине

«Арифметико – логические основы вычислительной техники»

Разработал студент группы ИВТб-11 \_\_\_\_\_\_\_\_\_\_\_\_\_ / /

Проверил преподаватель \_\_\_\_\_\_\_\_\_\_\_\_ /Коржавина А.С./

Киров 2019

**Цель работы:** изучение теоретических основ сложения с плавающей точкой, схемы операционной части вычислительного устройства.

**Задание:**

1. Реализовать программу, осуществляющую сложение с плавающей точкой по представленной схеме операционной части вычислительного устройства.

**Ход работы:**

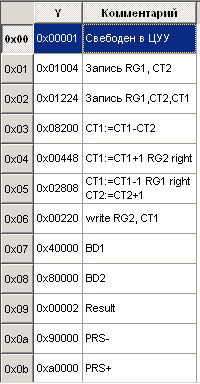


Рис. 1 – Таблица заполненной ПЗУ с построчными комментариями

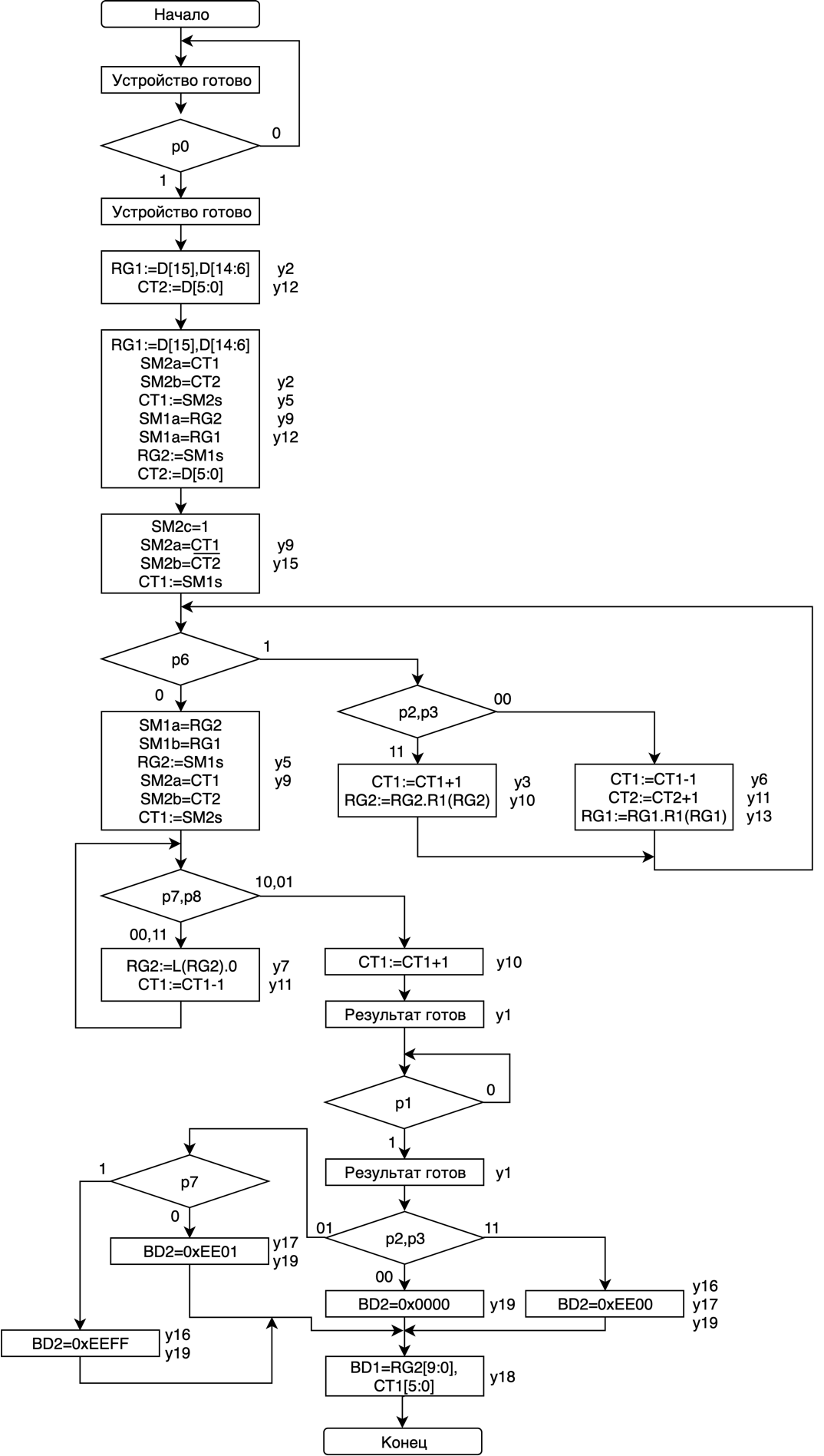


Рис. 1 – Схема микропрограммы сложения

**Вывод:** в ходе данной лабораторной работы были изучены теоретические основы сложения с плавающей точкой, схемы операционной части вычислительного устройства.